

**2.11 Séance n°10 du Mercredi 29 novembre 2023**

**a) Annonce DS**

DS Types construits le mercredi 13/12

DS Architecture matérielle le mercredi 10/01 2024

**b) Vidéo la course à l'infiniment petit**

<https://www.college-de-france.fr/fr/agenda/seminaire/pourquoi-et-comment-le-monde-devient-numerique/la-course-infiniment-petit-et-ses-challenges-technologiques>

**La course à l'infiniment petit et ses challenges technologiques**

Source Cadence Design Systems

Source Intel

Source AMD

1 01/02/2008 Laurent Thénier - Cadence Design Systems

**c) Présentation ressource circuit**

P:\PRO\USB\NSI\NSI GR\GR NATIONAL\PHASE 2\CIRCUITS INTEGRES\DIFFUSION 2\_0  
RESSOURCE CIRCUITS INTEGRES ELEVES V2\_0.pdf

**d) Logique combinatoire et propositionnelle**

R:\TPRO\NAS PRO\USB\NSI\NSI 1ERE\000300 NSI MATERIEL

**(A tirer - )**

[NSI FONDEMENTS LOGIQUES PETITS EXERCICES 2021.pdf](#)

[NSI LOGIQUE 2023.pdf](#)

**e) Projet image 2H**

**PREMIER PROJET : TRAVAIL SUR LES IMAGES**

